Capítulo 5 Memoria Interna

5.1 Memoria principal semiconductora

Organización

Las memorias semiconductoras comparten ciertas propiedades

Propiedades

* Presentan dos estados estables para emplear el 1 o 0 binarios
* Puede escribirse en ellas para fijar su estado
* Pueden leerse para detectar su estado

Figura 5.1 funcionamiento de una celda de memoria

DRAM y SRAM